

Mateo Valero Cortés

Ingeniero Superior de Telecomunicación por la ETSIT (Escuela Técnica Superior de Ingenieros en Telecomunicaciones) de Madrid en Junio de 1974 y Doctor Ingeniero de Telecomunicación por la ETSIT de Barcelona en Marzo de 1980.

Desde 1974 es profesor en la UPC (Universitat Politècnica de Catalunya) y desde 1983 como Catedrático del Departamento de Arquitectura de Computadores.

Dentro de su formación se incluyen 2 estancias de 4 meses cada una en Francia (ENSIMAG) como becario predoctoral, y 2 estancias de 2 meses cada una en USA (UCLA), como profesor visitante invitado.

Como cargos académicos, ha sido 3 veces Director del Departamento de Arquitectura de Computadores, Decano de la Facultad de Informática durante 2 años (1984-85), responsable del programa de doctorado del Departamento, miembro de todos los órganos de Gobierno de la Universidad.

Los temas de Docencia e Investigación se centran en el campo de la Arquitectura de los Computadores, con especial énfasis en algunos aspectos de los Supercomputadores y Computadores de Altas Prestaciones. Temas concretos son, la organización y diseño de procesadores vectoriales avanzados y de procesadores superescalares, optimización de la jerarquía de la memoria, redes de interconexión para sistemas multiprocesadores, algoritmos numéricos y técnicas de compilación. Dentro de estos temas, colaboró activamente, desde sus orígenes, en la creación del actual Departamento de Arquitectura de Computadores, y dentro de él, ha impulsado la creación de un grupo de Investigación que coordina en la actualidad, con más de 50 investigadores que tienen un reconocido prestigio mundial en el campo de la Supercomputación y de los Computadores de Altas Prestaciones, siendo el de mayor prestigio a nivel europeo.

Hasta la actualidad es coautor de unas 250 publicaciones, de las que 15 son capítulos de libros (8 internacionales), 47 son en revistas (32 internacionales), 128 en Congresos (111 internacionales) y más de 75 monografías y trabajos internos de investigación. Entre ellos, destacan algunos de los publicados en revistas y congresos organizados en revistas y congresos organizados por la IEEE y ACM, tales como IEEE Transactions on Computers (7), Computer Magazine del IEEE (1), Micro Magazine del IEEE (1), International Symposium on Computer Architecture del IEEE-ACM (5), International Symposium on Microarchitecture del IEEE (6), High Performance Computer Architecture (5), International Conference on Supercomputing del ACM (14), International Conference on Parallel Processing del IEEE (3), TC on Computer Architecture Newsletter del IEEE (2), Journal of VLSI Signal Processing (2) y High Performance Computing (2).

Ha participado en la organización de más de 120 Congresos Internacionales de reconocido prestigio como General Chairman (7), "Steering Committee" (11), Miembro del Comité de Programa (75), Chairman de Sesión (32), Chairman del Comité de Programa (14), Conferenciante Invitado (35) y revisor de artículos (43).

Ha impartido más de 100 conferencias en congresos internacionales y universidades extranjeras, así como 45 cursos en universidades españolas.

En cuanto a revistas internacionales de prestigio, es editor en 12 y revisor en 15.

Dentro del tema de Investigación de los supercomputadores paralelos, impulsó inicialmente la creación de CEPBA (Centro Europeo de Paralelismo de Barcelona). Dicho centro, financiado por la CICYT, está siendo usado por más de 200 investigadores de diferentes ramas de la ingeniería. CEPBA ha sido propulsor activo de la Investigación Básica en temas de Computadores de Altas Prestaciones así como de esta tecnología a las empresas. El CEPBA es actualmente el responsable a nivel europeo de todos los proyectos ESPRIT que están dentro del apartado "Parallel Computing Initiative" y ha sido seleccionado TTN (Technology Transfer Node) como centro de excelencia. Por otra parte, el centro, junto con el CESCA, fue seleccionado como " Large Scale Installation" europea dentro del programa "Human Capital and Mobilty". Ha sido director del CEPBA desde su creación en Septiembre de 1991 hasta Noviembre de 1995. Desde esa fecha es director del C4 (Centro de Computación y Comunicaciones de Catalunya), que fue creado por la Generalitat de Catalunya, a través de la CIRIT, para coordinar las actividades del CESCA y CEPBA.

Sus actividades de Investigación relacionadas con la Unión Europea, se han concentrado, hasta el momento, en la obtención y participación en 20 proyectos europeos ESPRIT y RACE, y en 3 proyectos COMETT, todos ellos en los temas de los supercomputadores paralelos. Dentro de estos proyectos se ha colaborado con más de 35 empresas españolas y 9 centros de investigación.

Ha participado en actividades tales como la definición del Workprogramme de ESPRIT, la evaluación de proyectos en las convocatorias y la evaluación de proyectos en curso. Fue representante del Ministerio de Educación y Ciencia en el Comité Carlo Rubbia para planificar la Supercomputación en Europa.

A nivel español, ha sido responsable de 7 proyectos de Investigación con la CICYT y ha participado como investigador en tres más.

Ha sido Vicepresidente del capítulo español de la Computer Society del IEEE durante 3 años.

Es miembro de la Academia de Ingeniería que representa a España en la comisión de las Academias Europeas EUROCASE, que otorga los premios europeos en IT.

Fue el primer miembro, no americano, de los 6 miembros del Jurado que otorgan el premio Eckert-Mauchly del IEEE-ACM, que es el más prestigioso en Arquitectura de Computadores. En el año 1999 fue el presidente de dicho Jurado y en dicho año fue miembro del Jurado de los Premios "Salva Campillo".

Ha presidido el Comité de Ingeniería y Arquitectura que evalúa la actividad investigadora a nivel de todo el estado español.

Ha sido asesor tecnológico de los Gobiernos de la Generalitat de Catalunya y de Valencia y ha formado parte de los Jurados que otorgan los premios Ciudad de Barcelona de las ciencias. Y durante el 99 formó parte del grupo de Trabajo "Información y Tecnologías de Telecomunicación" de la Oficina de Ciencia y Tecnología.

Entre los premios y becas más importantes, cuenta con el concedido por la Real Sociedad Matemática española por ser finalista de la Olimpiada Matemática (1968-69), con la beca de FPI del MEC para realizar la tesis doctoral, beca de la embajada de Francia para las estancias en Grenoble (1977 y 1978), y de la CIRIT y de la CICYT para las estancias en

UCLA (1986 y 1989). Como director del CEPBA, recibió el Premio Ciudad de Barcelona de 1993 en la rama de Técnica.

En 1994 recibió de la Generalitat de Cataluña el premio Narcís Monturiol a la labor investigadora y en 1996 recibió el premio Salva i Campillo al Ingeniero de Telecomunicación catalán del año.

En 1997, recibió el Premio "Rey Jaime I" de Investigación otorgado por la Generalitat Valenciana.

En Diciembre de 1994 fue nombrado Académico de Número de la entonces recién creada Academia Española de Ingeniería, siendo el miembro más joven y, desde 1999, es el Bibliotecario de la Academia.

En 1998 fue nombrado Hijo Predilecto de su pueblo natal, Alfamén (Zaragoza).

Desde Enero de 2001 es consocio del "Institute of Electrical and Electronics Engineers".